

PDKs FOR ANALOG/MIXED-SIGNAL/RF DESIGN HOUSES

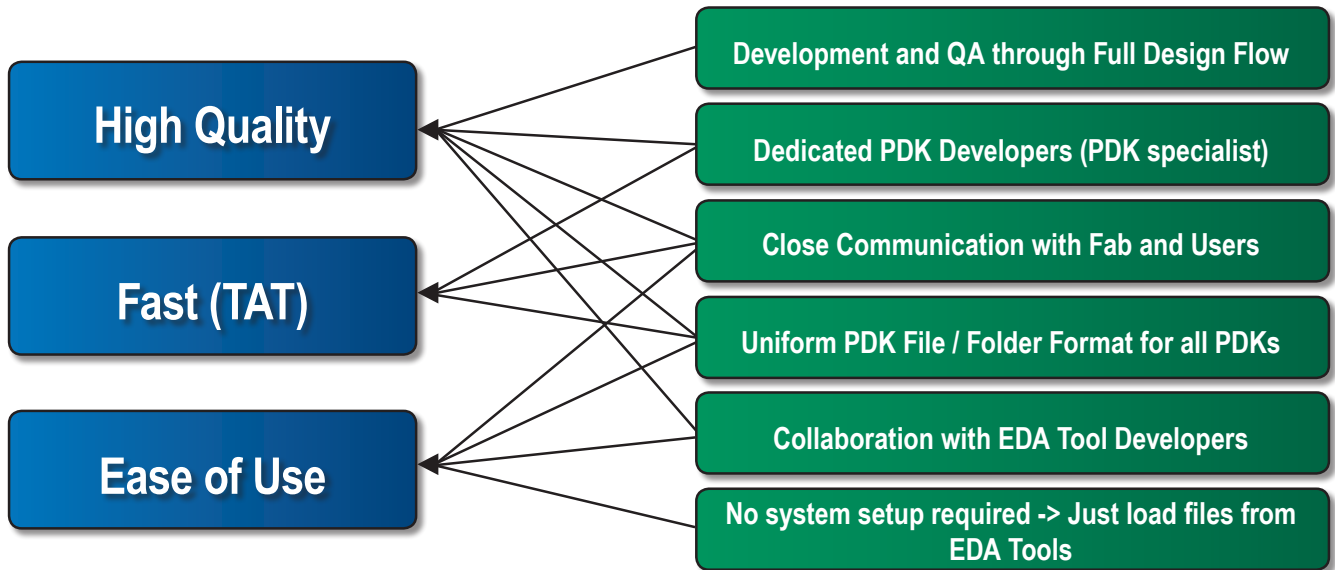


실바코의 Process Design Kit (PDK)는 프론트-엔드에서 백-엔드에 이르는 실바코의 Custom IC 디자인 플랫폼을 이용하여, 신속한 설계에 필요한 파운드리-지정 모델, 심볼, 룰 데크, 파라미터화 셀(Pcells) 모두와 함께 아날로그, 믹스드-시그널, RF 설계 주기를 시작하도록 합니다. 실바코의 PDK는 우수한 품질과 편리한 사용법으로 전세계의 저명한 파운드리와 디자인 하우스에서 빠르게 채택하고 있습니다.

- 실바코 PDK의 선도적 위치 - 고품질, 신속한 개발, 사용의 편의성
- 실행 기술로서의 PDK - 설계자에게 새로운 디자인 프로젝트를 위해 즉시 생산적인 환경을 제공
- PDK 파일의 사용 - 단순하며 효율적
- PDK 사용자가 급격히 증가
- CMOS, Bipolar, BiCMOS, SOI, SiGe, TFT, CCD 및 기타 공정을 지원
- 실바코의 보안 웹사이트에서 PDK 다운로드



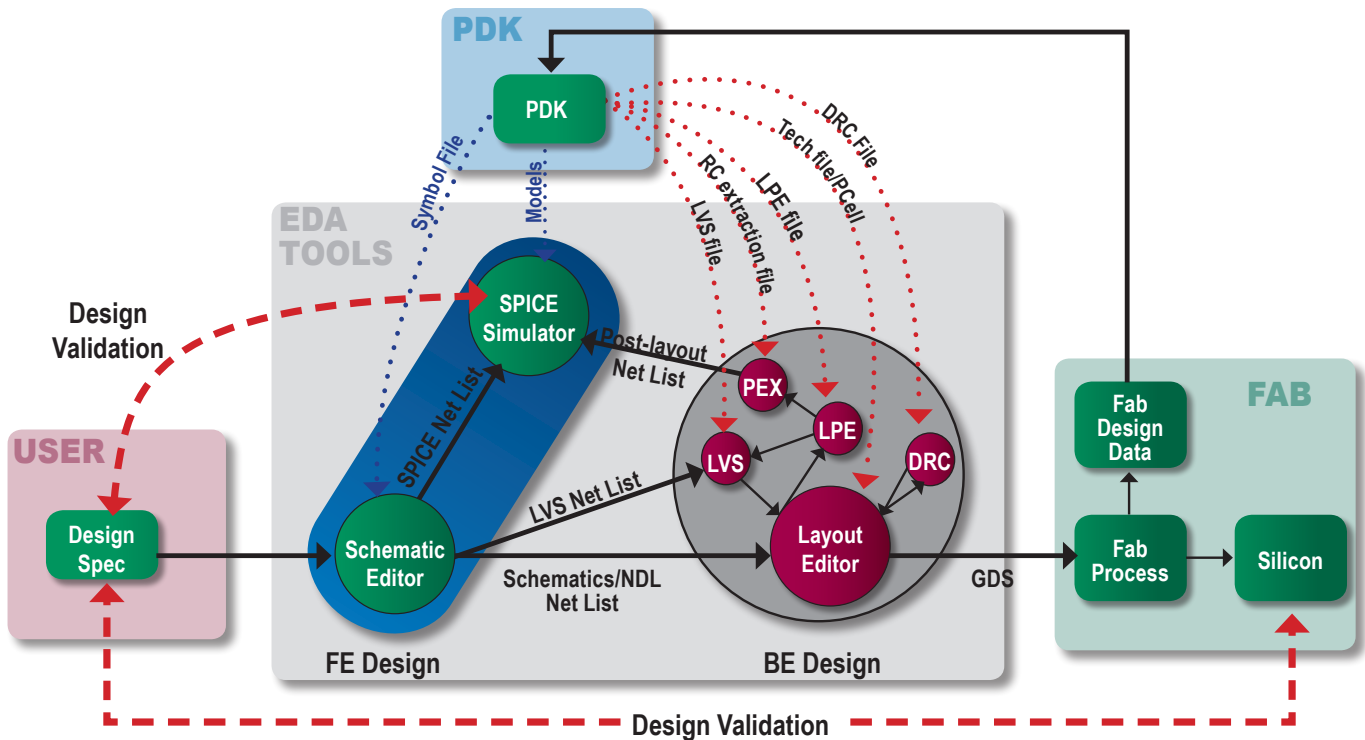
Silvaco PDK Leadership



실행 기술로서의 PDK

- PDK는 디자인 하우스가 EDA 툴을 효율적으로 활용하여, PDK가 이용가능하게 되면 즉시 설계 작업을 시작할 수 있도록 하는 주요 실행 기술
- 실바코는 PDK와 EDA 툴을 함께 공급하며, 신속한 설계를 위해 팸을 연결하여 디자인 솔루션을 제공
- PDK는 “CONNECTING” 을 실현
 - PDK는 유연한 디자인 플로우를 생성하여, 하나의 EDA 툴에서 다른 툴로 순조롭게 데이터 전환을 실행
 - PDK는 커뮤니케이션을 위한 공통 기반이 되어, 디자인 하우스, EDA 벤더, 팸 사이의 효율적인 커뮤니케이션이 가능

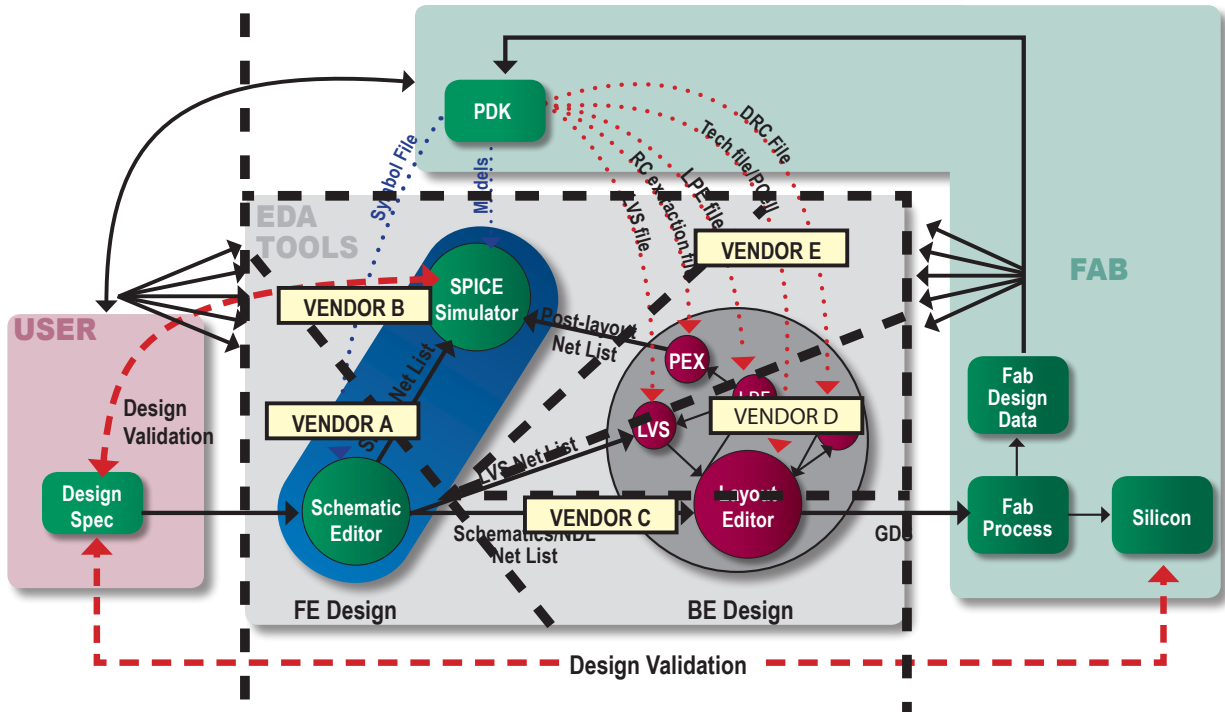
PDK Data Flow



문제점:

기존 PDK의 문제점 (1) 다수의 EDA 툴 벤더에 기인한 PDK 데이터 파일 통합의 복잡성, (2) 사용자, EDA 벤더, 팹 사이의 커뮤니케이션 어려움, (3) EDA 벤더 및 팹 사이의 PDK 문제점에 대한 주인의식 결여

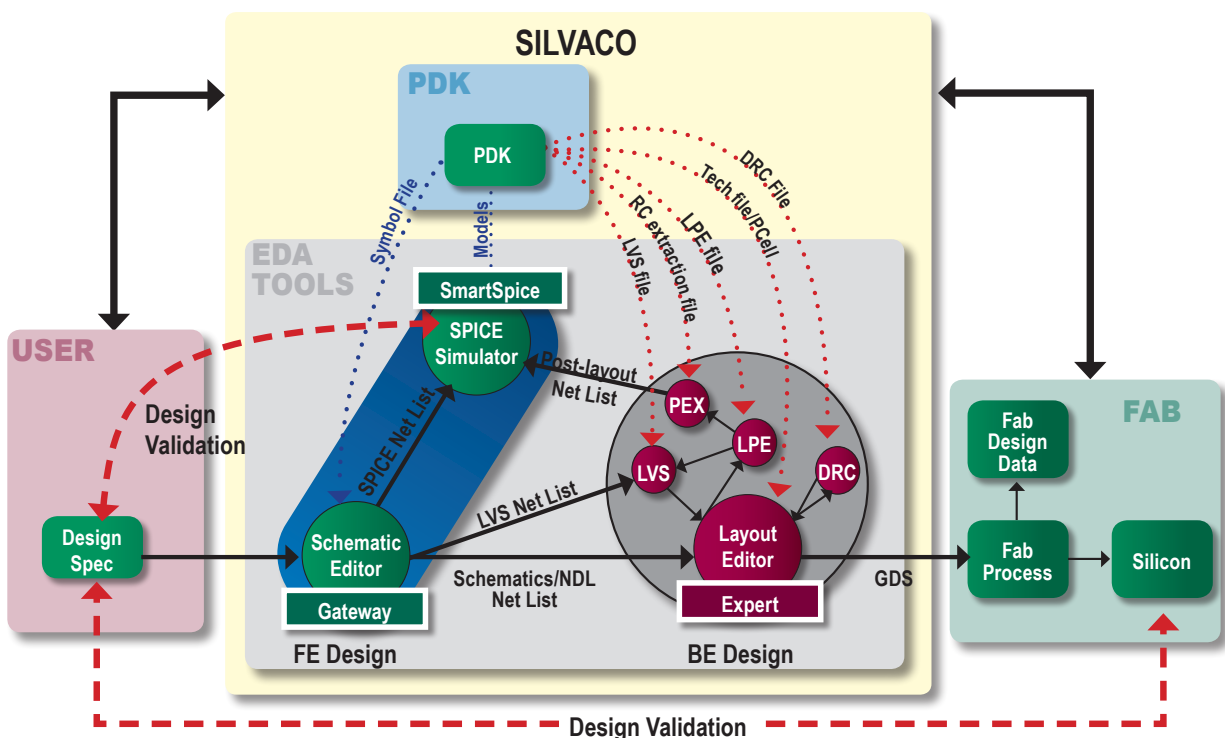
PDK – Problems in “CONNECTING”



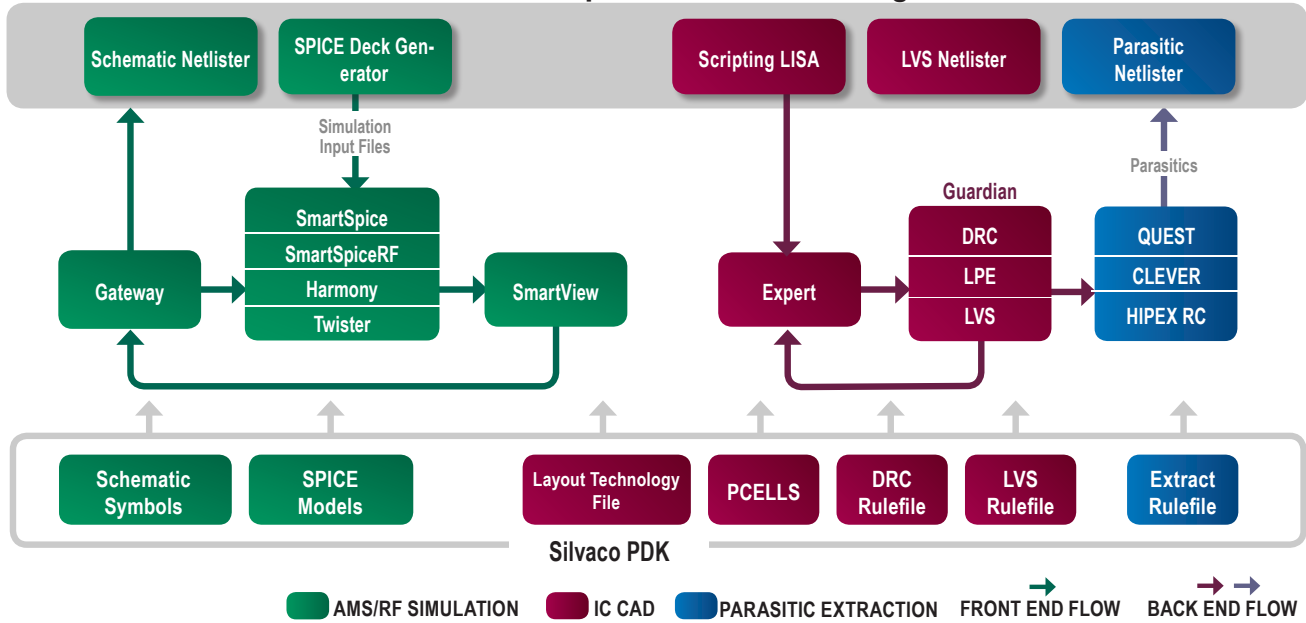
해결책:

실바코의 해결책 (1) 단일 EDA 벤더에서 제공하는 풀-플로우 EDA 툴로써, 생성되는 PDK 데이터 파일을 완벽하게 통합, (2) 견고한 단일 커뮤니케이션 채널 (사용자-실바코-팹)에 의해 사용자, EDA 벤더, 팹 사이의 명확한 커뮤니케이션, (3) 솔루션 제공자로서 PDK 공정의 전체 소유권 획득.

SILVACO PDK Enables “CONNECTING”



Silvaco PDK in Complete Custom IC Design Platform



Foundry Partners



SILVACO

(주)실바코 코리아

134-020

서울특별시 강동구 천호동 469-1

스타시티빌딩 5층

Phone: 02-447-5421

Fax: 02-447-5420

E-mail: krsales@silvaco.com

WWW.SILVACO.CO.KR

Rev. 012511_28